

## 什么是EDA？

美国商务部发布规则规定，对用于开发全栅场效应晶体管的晶体管（GAAFET）结构的EDA软件进行出口管制。

EDA，即电子设计自动化。这是指利用计算机辅助设计（CAD）软件，来完成超大规模集成电路芯片的功能设计、综合、验证、物理设计（包括布局、布线、版图、设计规则检查等）等流程的设计方式。EDA工具贯穿整个集成电路生产流程，位于这个流程的上游，半导体的设计、设备的研发、芯片的生产和制造，都需要用到EDA工具。

GAAFET工艺是进入2纳米制程之后的主流工艺架构。在摩尔定律下，集成电路上可容纳的晶体管数量大约每18个月就会增加一倍，针对不同制程阶段，有不同的主流工艺架构，也就有不同的EDA工具。

原文地址：<http://www.china-nengyuan.com/baike/7037.html>