

澜起科技率先试产DDR5时钟驱动器（CKD）芯片

澜起科技宣布在业界率先试产DDR5第一子代时钟驱动器芯片（简称CKD），该产品应用于新一代客户端内存，旨在提高内存数据访问的速度及稳定性，以匹配日益提升的CPU运行速度及性能。



此前，时钟驱动功能一直集成于寄存时钟驱动器（RCD）芯片上，在服务器RDIMM或LRDIMM模组上使用，并未部署到PC端。进入DDR5世代，当数据速率达到6400MT/s及以上时，对于客户端内存模组来说，时钟驱动器（CKD）芯片也成为必不可少的器件。

澜起科技的CKD芯片主要应用于DDR5客户端内存模组CUDIMM、CSODIMM和CAMP，用来缓冲客户端中央处理器和DRAM之间的时钟信号，提升高速时钟信号的完整性和可靠性。该款芯片符合JEDEC DDR5CKD01标准，支持的数据速率高达7200MT/s。芯片支持双边带总线地址访问及I²C、I3C接口。通过配置寄存器，该芯片可改变其输出信号特性以匹配不同DIMM的网络拓扑，还可通过禁用未使用的输出信号以降低功耗。

澜起科技总裁Stephen Tai先生表示：“随着人工智能技术不断发展，AI PC时代即将到来，这将增加对更高速率DDR5内存的需求。为进一步提升内存数据传输的效率，澜起科技在业界首发并率先试产DDR5第一子代CKD芯片。未来，澜起科技将持续与客户端生态系统内的伙伴们紧密合作，共同推进DDR5内存的快速发展。”

目前，澜起科技已与业界主流客户端CPU、内存厂商展开密切合作，并已开始批量供货给内存厂商。如需了解更多澜起科技CKD芯片详情，请点击：www.montage-tech.com/cn/Memory_Interface/M88DR5CK01。

原文地址：<http://www.china-nengyuan.com/news/209500.html>